

**| PLANIFICAÇÃO ANUAL |**

Documento(s) Orientador(es): Portaria n.º256/2005 e referências de formação IEPF

TEMAS/DOMÍNIOS	CONTEÚDOS	OBJETIVOS	TEMPO	AVALIAÇÃO
MONTAGEM DE CIRCUITOS DE ELETRÓNICA ANALÓGICA	SEMICONDUCTORES CIRCUITOS COM DÍODOS DÍODO ZENER TRANSÍSTOR DE JUNÇÃO BIPOLAR (TJB) AMPLIFICAÇÃO COM TJB CIRCUITOS DE POLARIZAÇÃO DO TJB CLASSES DE FUNCIONAMENTO DOS AMPLIFICADORES CIRCUITOS DE ACOPLAMENTO ESTUDO DO PAR DARLINGTON AMPLIFICADORES DE POTÊNCIA	IDENTIFICAR E INTERPRETAR A SIMBOLOGIA CONVENCIONAL UTILIZADA NOS DESENHOS TÉCNICOS, REALIZAR MEDIÇÕES E IDENTIFICAR CIRCUITOS TÍPICOS DE ELETRÓNICA	35x45	TESTE E ENSAIOS
MONTAGEM DE CIRCUITOS DE ELETRÓNICA ANALÓGICA E DIGITAL	ÁLGEBRA DE BOOLE LÓGICA COMBINATÓRIA	IDENTIFICAR, INTERPRETAR E IMPLEMENTAR CIRCUITOS DIGITAIS		

TEMAS/DOMÍNIOS	CONTEÚDOS	OBJETIVOS	TEMPO	AVALIAÇÃO
	<p>ANÁLISE QUANTITATIVA DE AMPLIFICADORES</p> <p>TRANSÍSTORES DE EFEITO DE CAMPO – FET</p> <p>ANÁLISE QUANTITATIVA DE AMPLIFICADORES COM FET</p>	<p>IDENTIFICAR, INTERPRETAR E ANALISAR CIRCUITOS ANALÓGICOS CONVENCIONAIS</p> <p>IDENTIFICAR, INTERPRETAR E IMPLEMENTAR CIRCUITOS COM AMPLIFICADORES OPERACIONAIS (AMP_{OP})</p>	24x45	
MICROPROCESSADORES E MICROCONTROLADORES	<p>ARQUITETURA DE SISTEMAS COM MICROPROCESSADORES</p> <p>MICROCONTROLADORES PIC</p>	IDENTIFICAR E INTERPRETAR AVARIAS EM CIRCUITOS COM MICROPROCESSADORES	48x45	